

Universiteit van Pretoria Jaarboek 2017

Elektriese ingenieursontwerp 320 (EWE 320)

Kwalifikasie Voorgraads

Fakulteit [Fakulteit Ingenieurswese, Bou-omgewing en Inligtingtegnologie](#)

Modulekrediete 16.00

Programme [BIng Elektriese Ingenieurswese](#)

[BIng Elektriese Ingenieurswese ENGAGE](#)

Voorvereistes EIR 211/221 GS

Kontaktyd 1 tutoriaal per week, 2 lesings per week, 2 praktiese sessies per week

Onderrigtaal Module word in Engels aangebied

Akademiese organisasie Elektriese, Elektroniese en Re

Aanbiedingstydperk Semester 2

Module-inhoud

*Hierdie module word slegs in Engels aangebied.

In this module, students are required to generate a creative system design through synthesis and integration of components and subsystems. Students have to acquire technical knowledge through independent learning, and demonstrate a competency to work in a technical design team to realise and demonstrate a working product. This practical component is augmented by theoretical instruction in the fundamentals of system engineering, industry standards and practices, design for operational feasibility, power transformer design, power cable design, power capacitor design and protection system design.

Die inligting wat hier verskyn, is onderhewig aan verandering en kan na die publikasie van hierdie inligting gewysig word.. Die [Algemene Regulasies \(G Regulasies\)](#) is op alle fakulteite van die Universiteit van Pretoria van toepassing. Dit word vereis dat elke student volkome vertrouwd met hierdie regulasies sowel as met die inligting vervat in die [Algemene Reëls](#) sal wees. Onkunde betreffende hierdie regulasies en reëls sal nie as 'n verskoning by oortreding daarvan aangebied kan word nie.